

Sumário

Capítulo I – Metodologia de desenvolvimento	7
1. Introdução	7
Capítulo II – Processador 68000	8
1. Introdução	8
2. Barramentos de acesso	8
3. Identificação da pinagem	9
4. Simulador EASy68k	11
Capítulo III – Programação em Assembly	12
1. Introdução	12
2. Estrutura básica do código	12
3. NOP	14
4. Comentários	15
5. Organização de dados	15
6. MOVE	16
7. ADD	20
8. ADDI	21
9. ABCD	22
10. SUB	23
11. SUBI	25
12. SBCD	26
13. MULU	27
14. DIVU	28
15. NOT	29
16. AND	30
17. ANDI	32
18. OR	33

19. ORI.....	34
20. EOR.....	35
21. EORI.....	36
22. ASL.....	37
23. ASR	38
24. ROL.....	39
25. ROR.....	40
26. BRA.....	41
27. BCLR	42
28. BSET	43
29. BCHG	44
30. CLR.....	46
31. CMP	47
32. CMPI	49
33. EXG	51
34. JMP.....	52
35. RESET.....	54
36. SWAP.....	55